

FIG. 1A

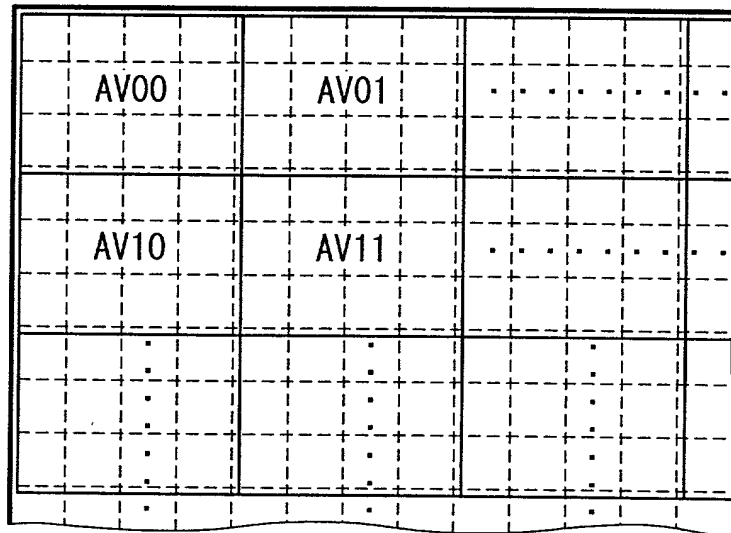


FIG. 1B

平均化開始位置

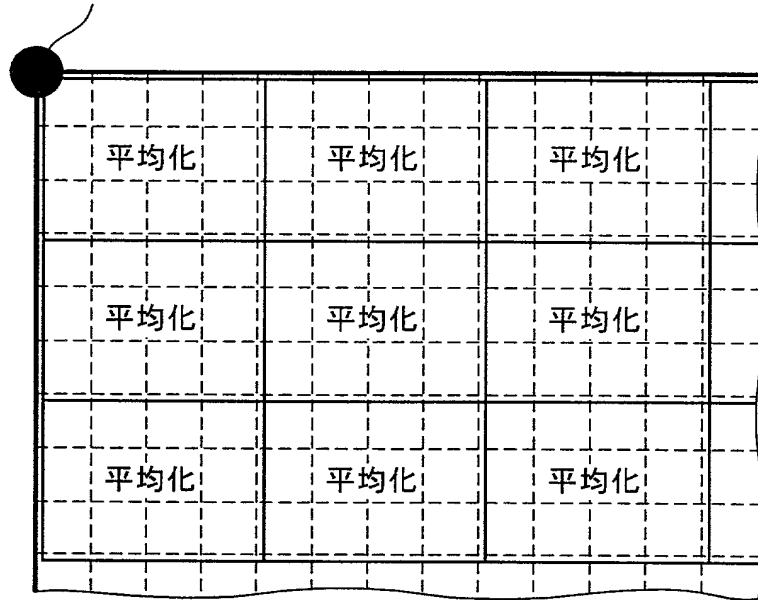


FIG. 2A

平均化開始位置

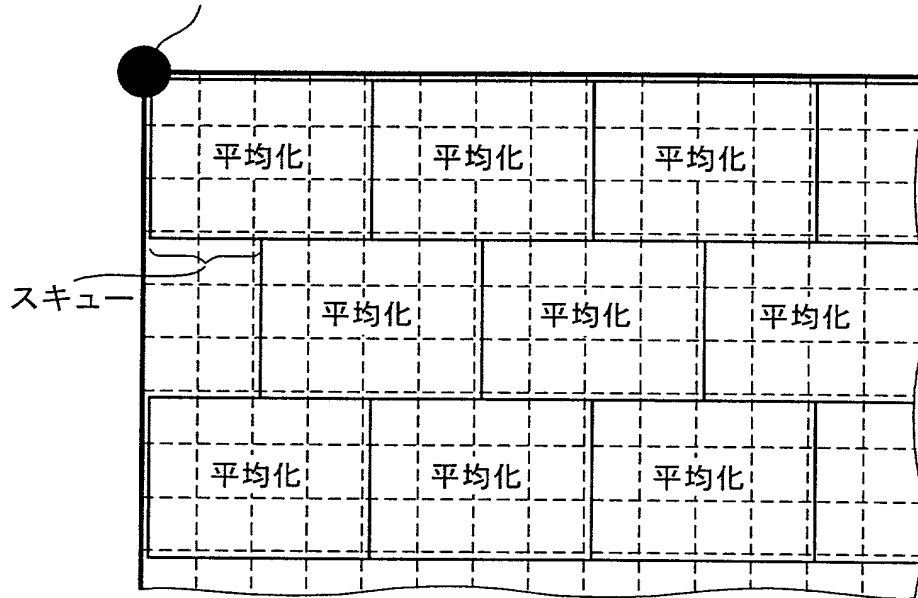


FIG. 2B

平均化開始位置

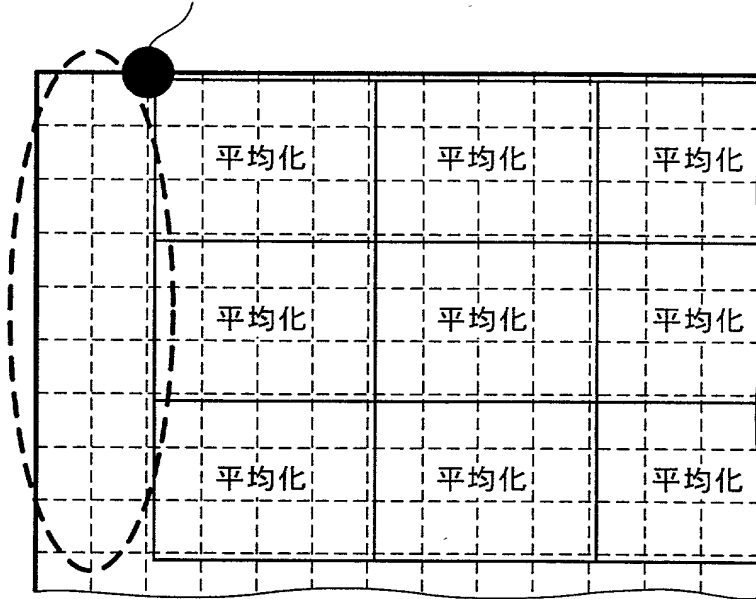


FIG. 3A

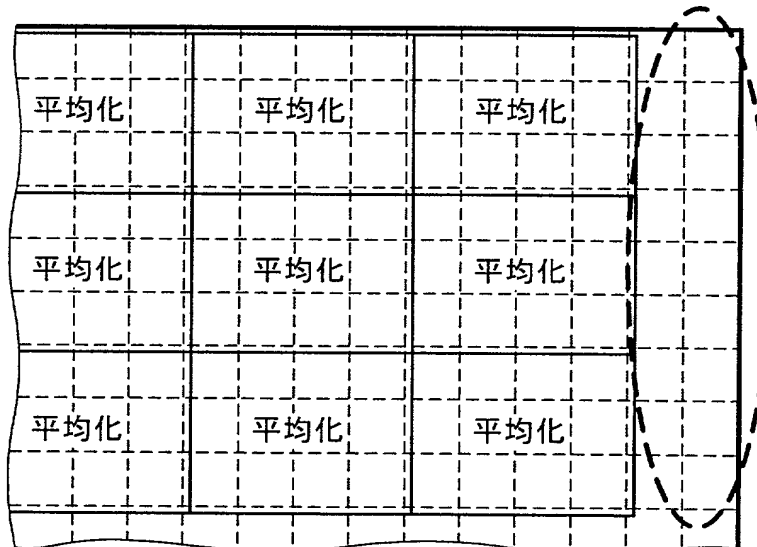


FIG. 3B

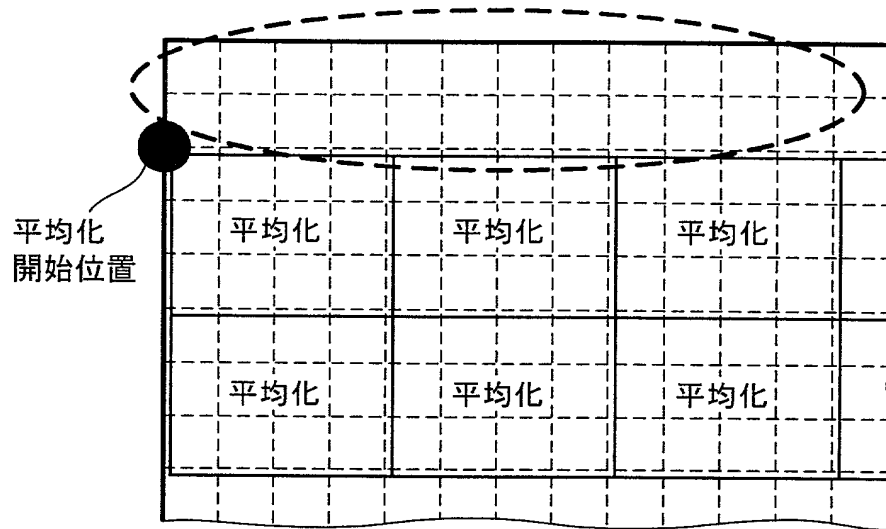


FIG. 3C

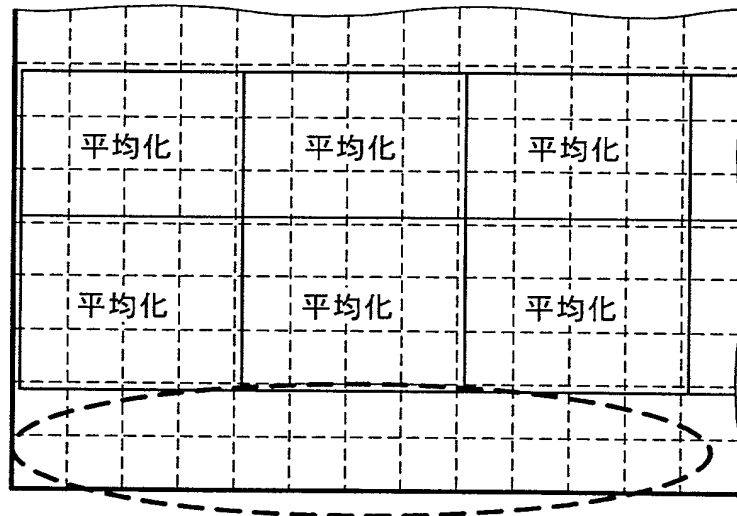


FIG. 3D



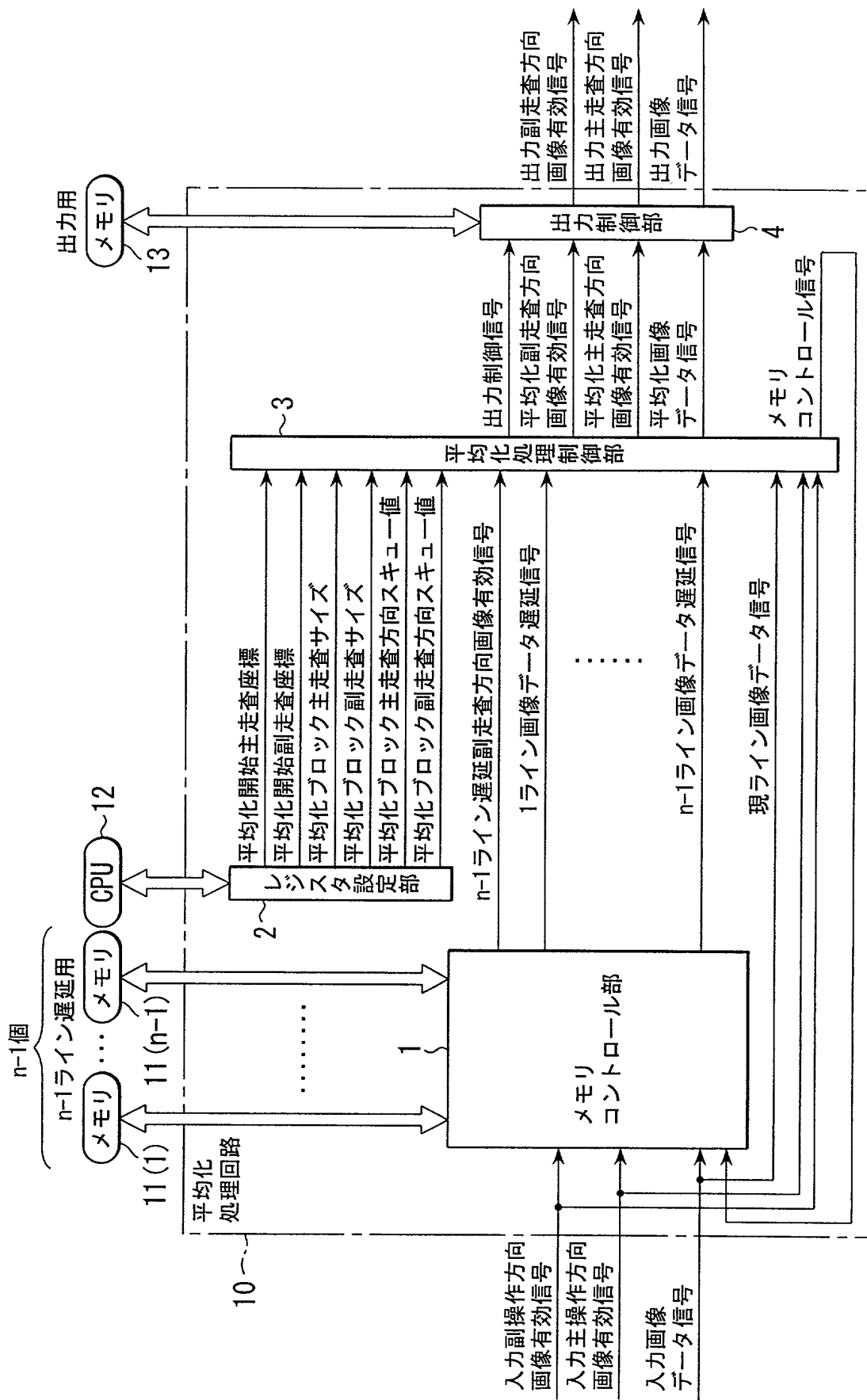


FIG. 5

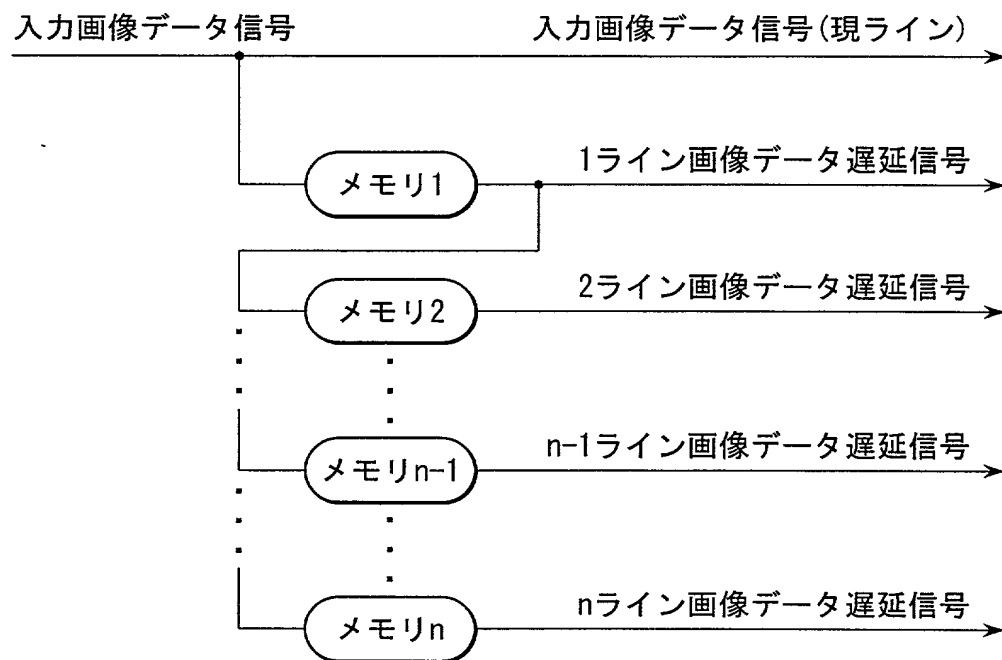


FIG. 6A

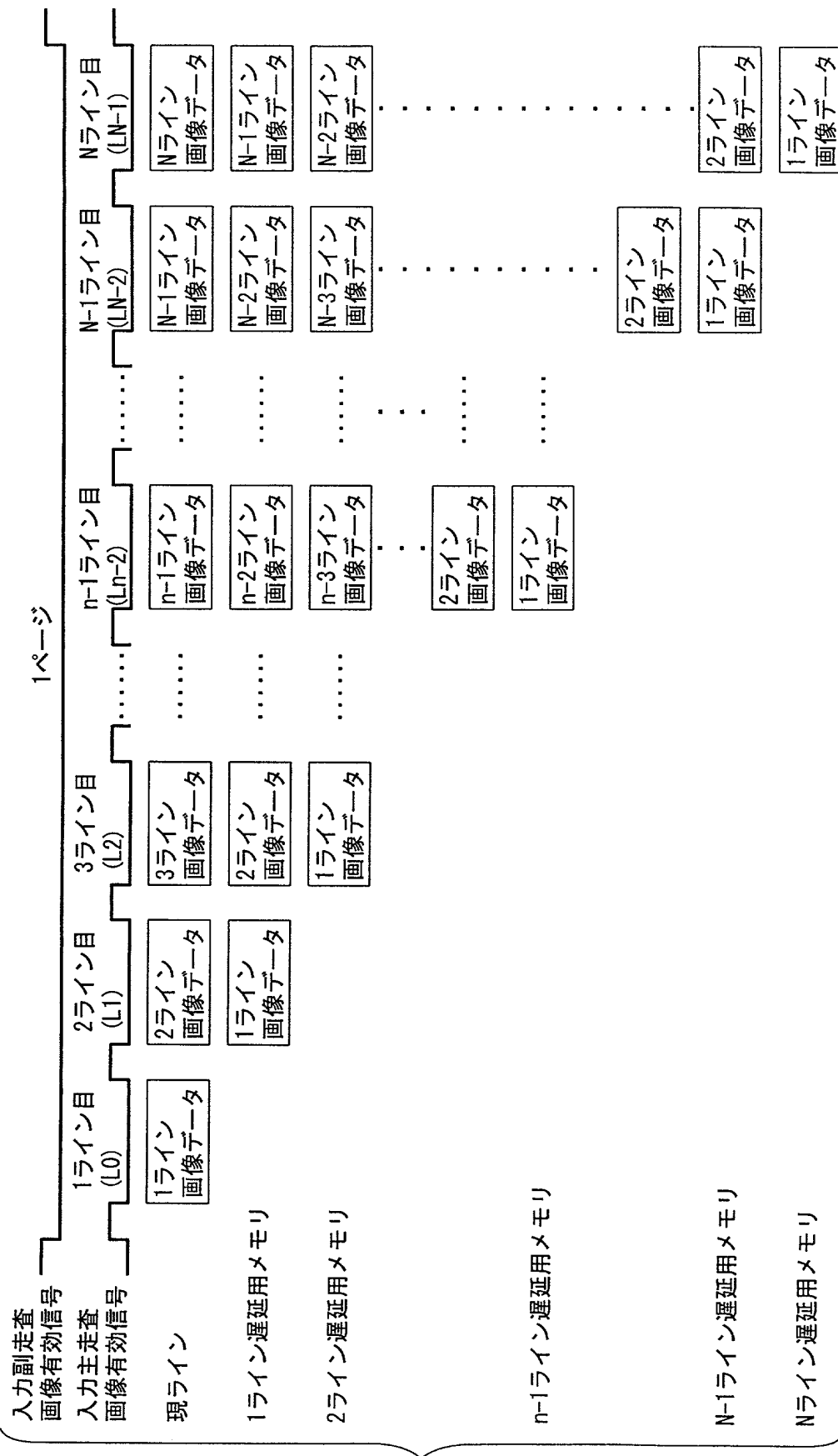


FIG. 6B



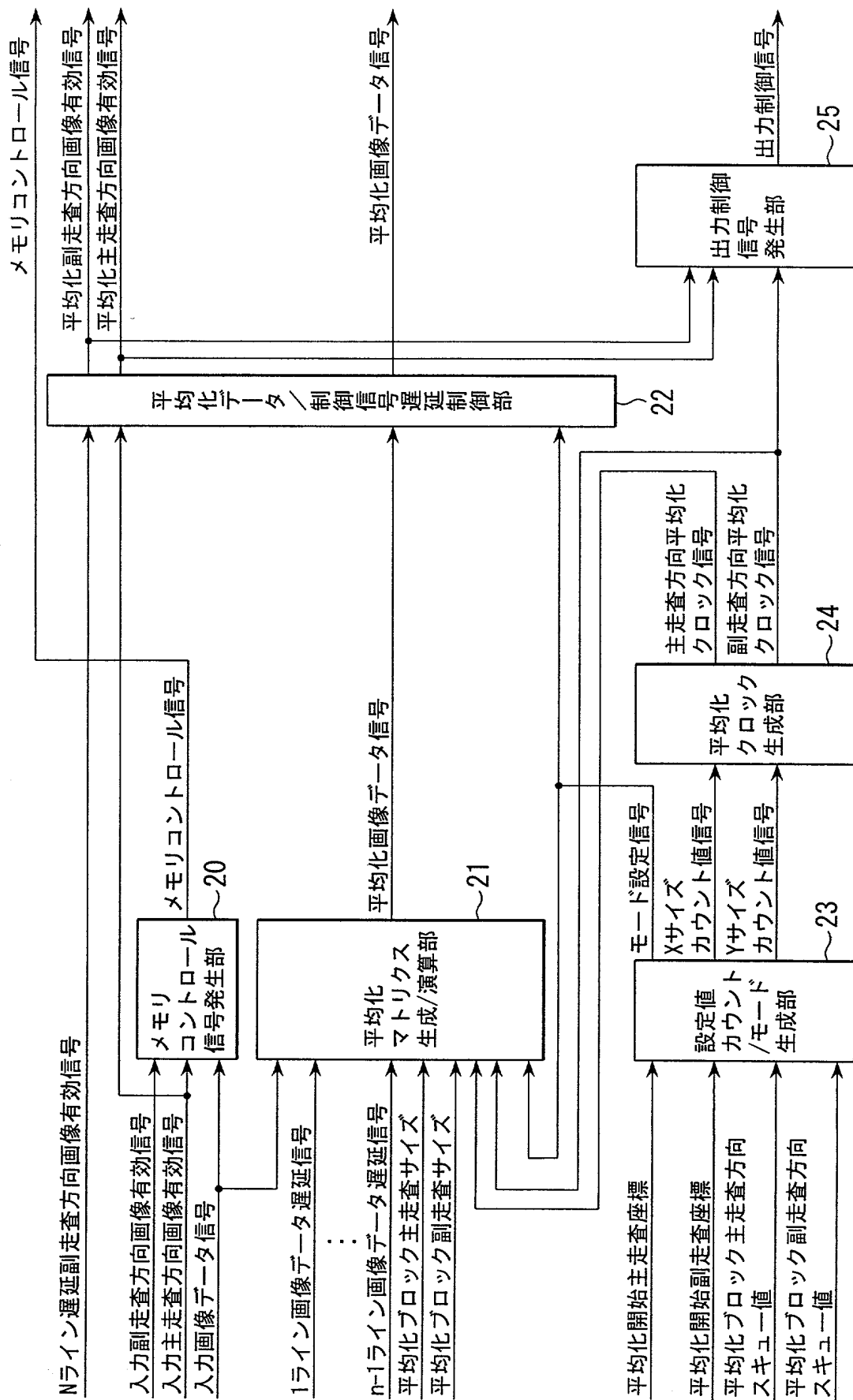


FIG. 7

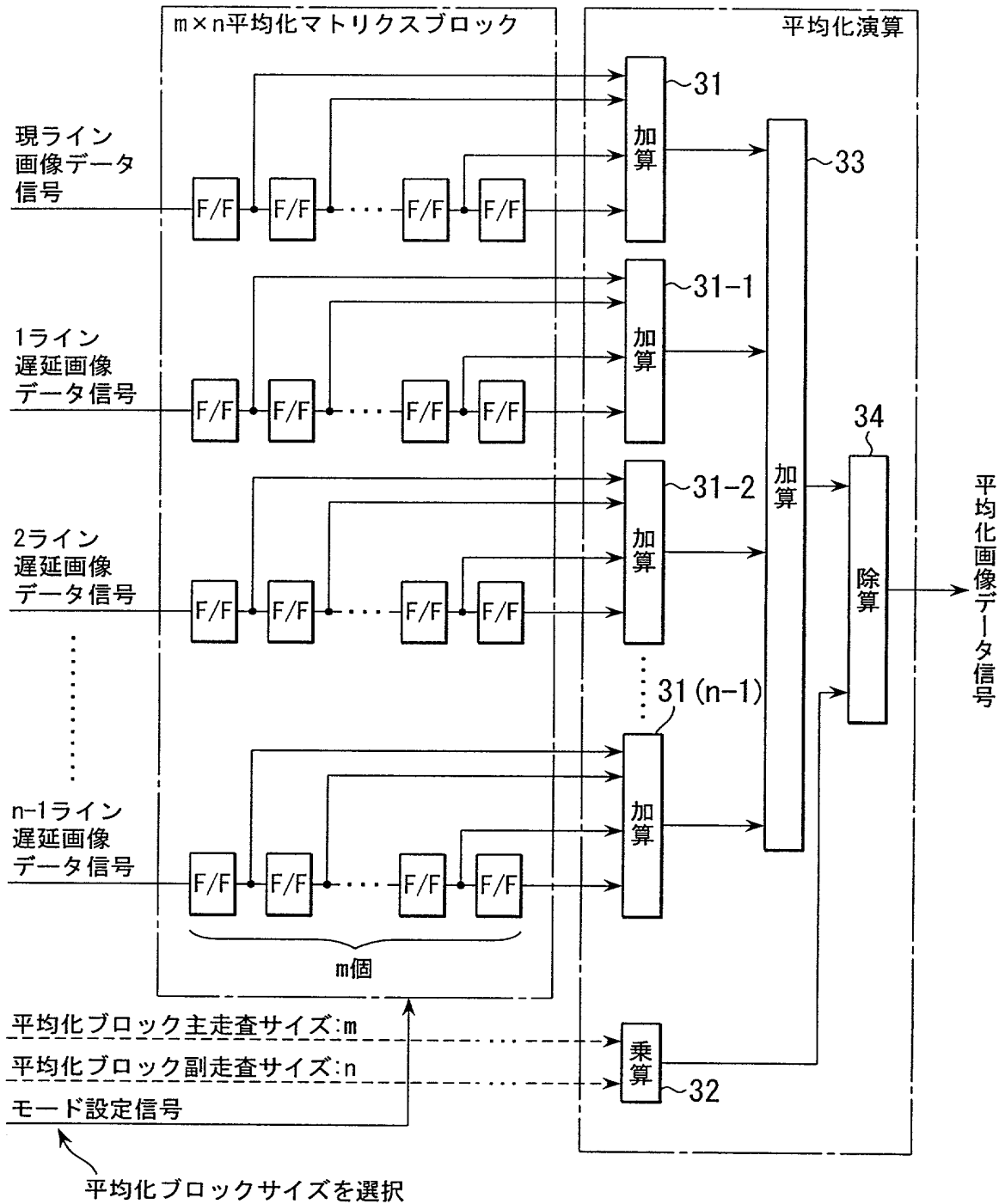


FIG. 8

205210" 2045600F

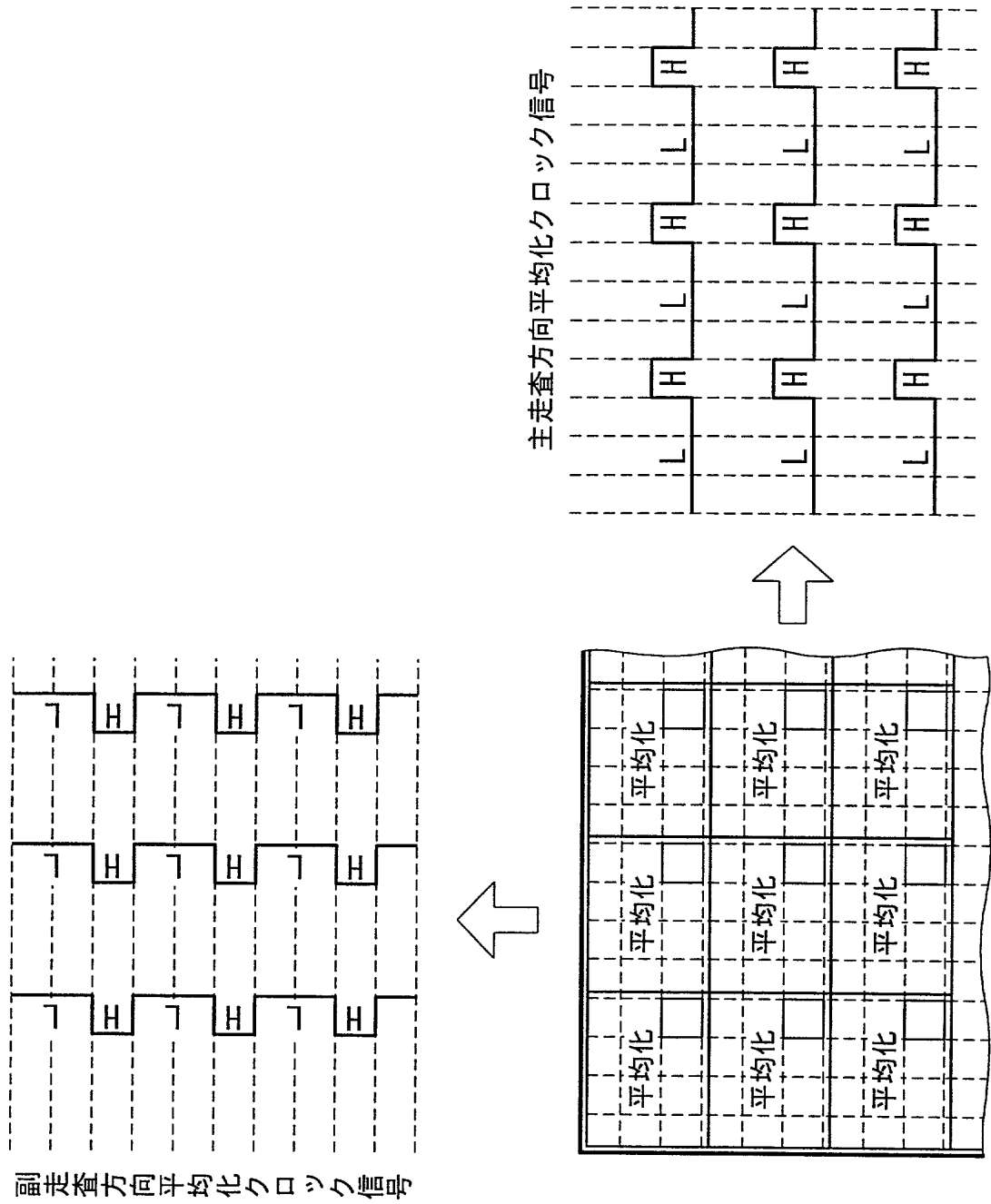


FIG. 9A

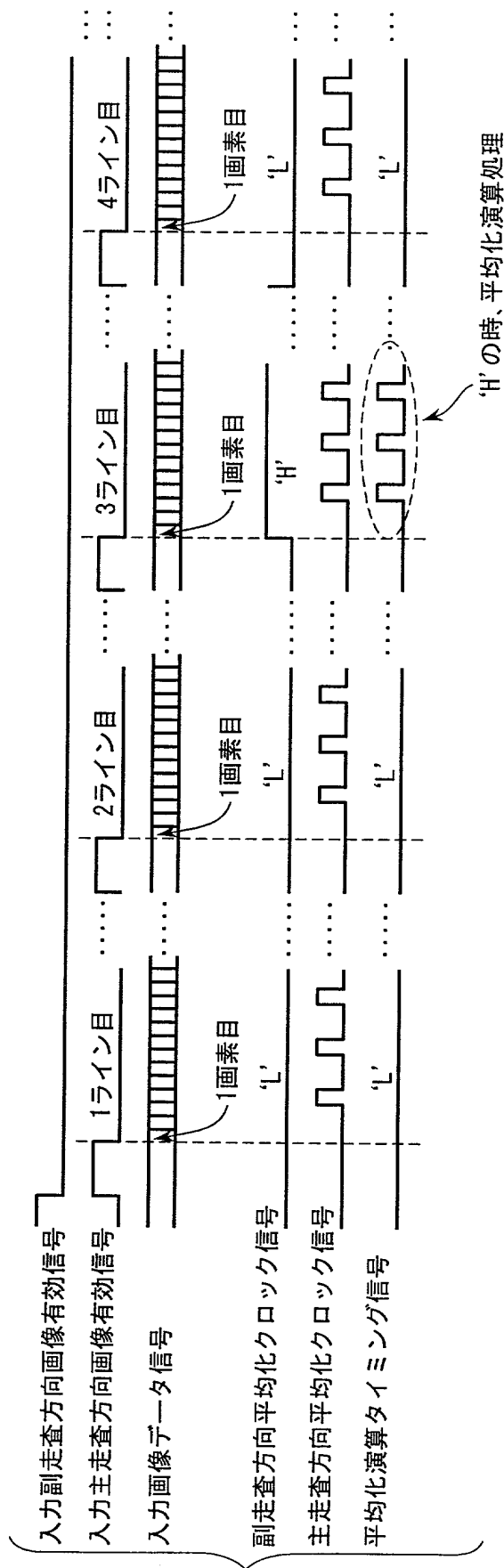


FIG. 9B

FIG. 10A

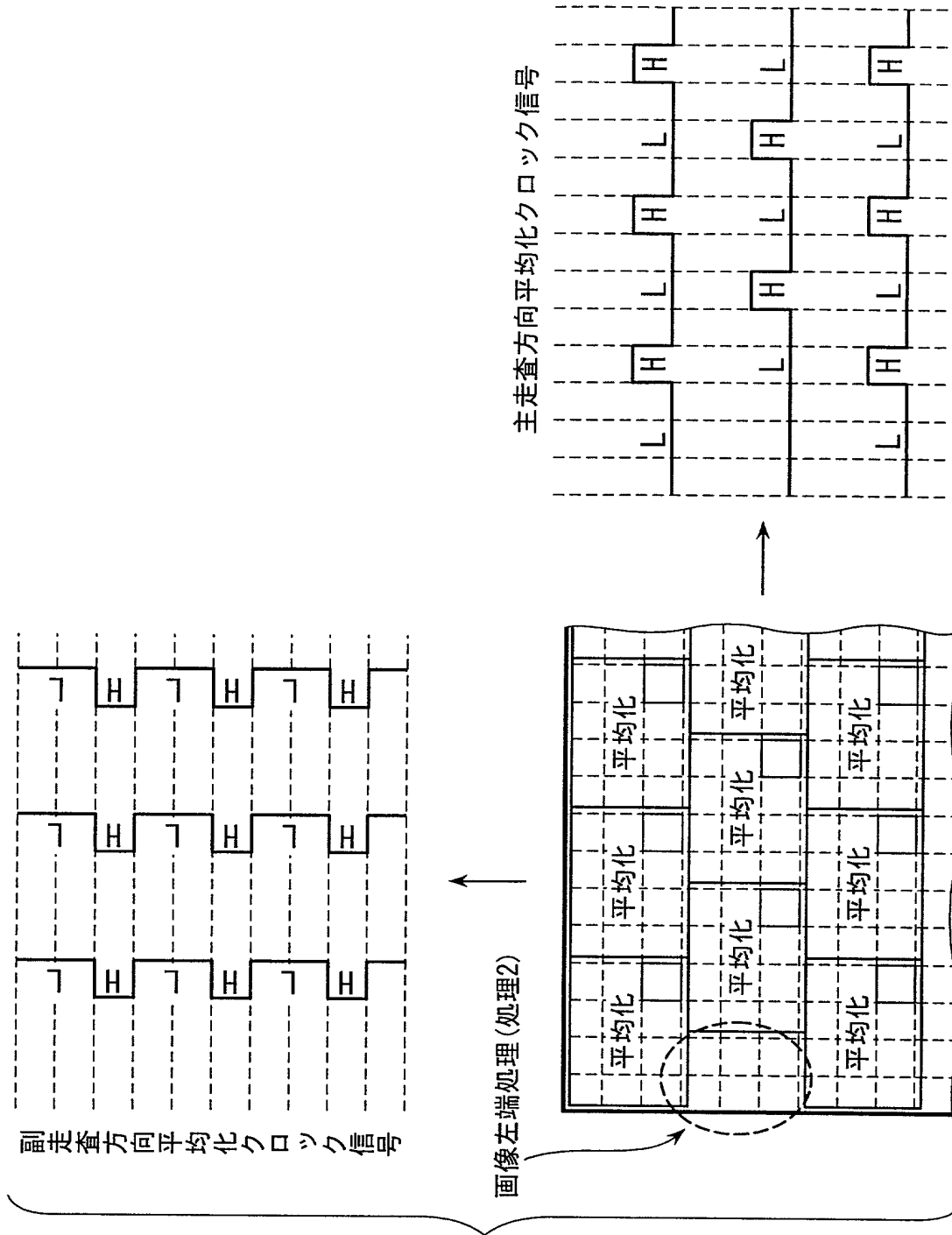
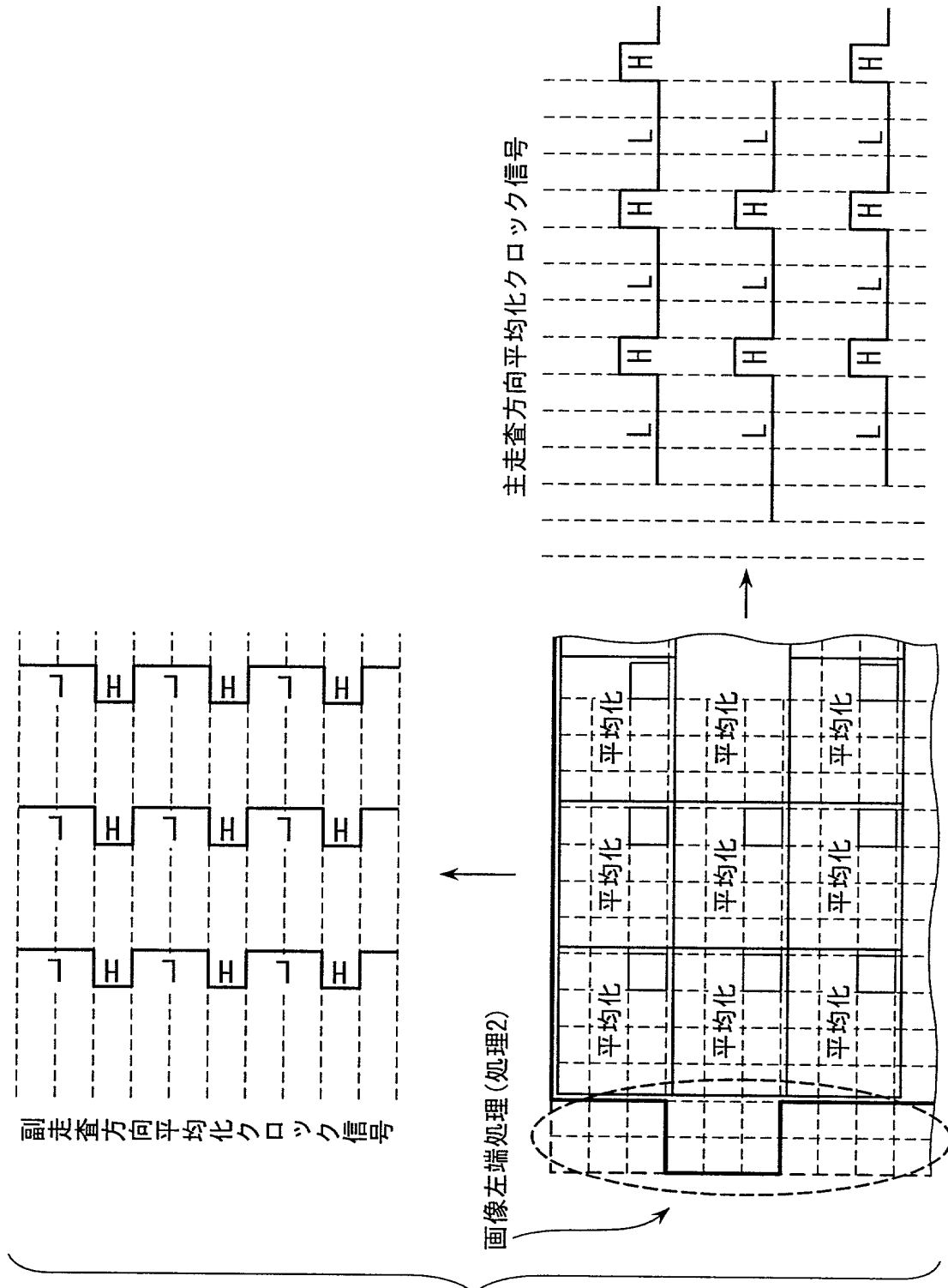


FIG. 10B





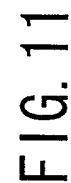


FIG. 11



Title: EQUALIZING CIRCUIT AND  
METHOD AND IMAGE PROCESSING

CIRCUIT AND METHOD

Inventor(s): Hiroki SATOH

DOCKET NO. 016907/1365

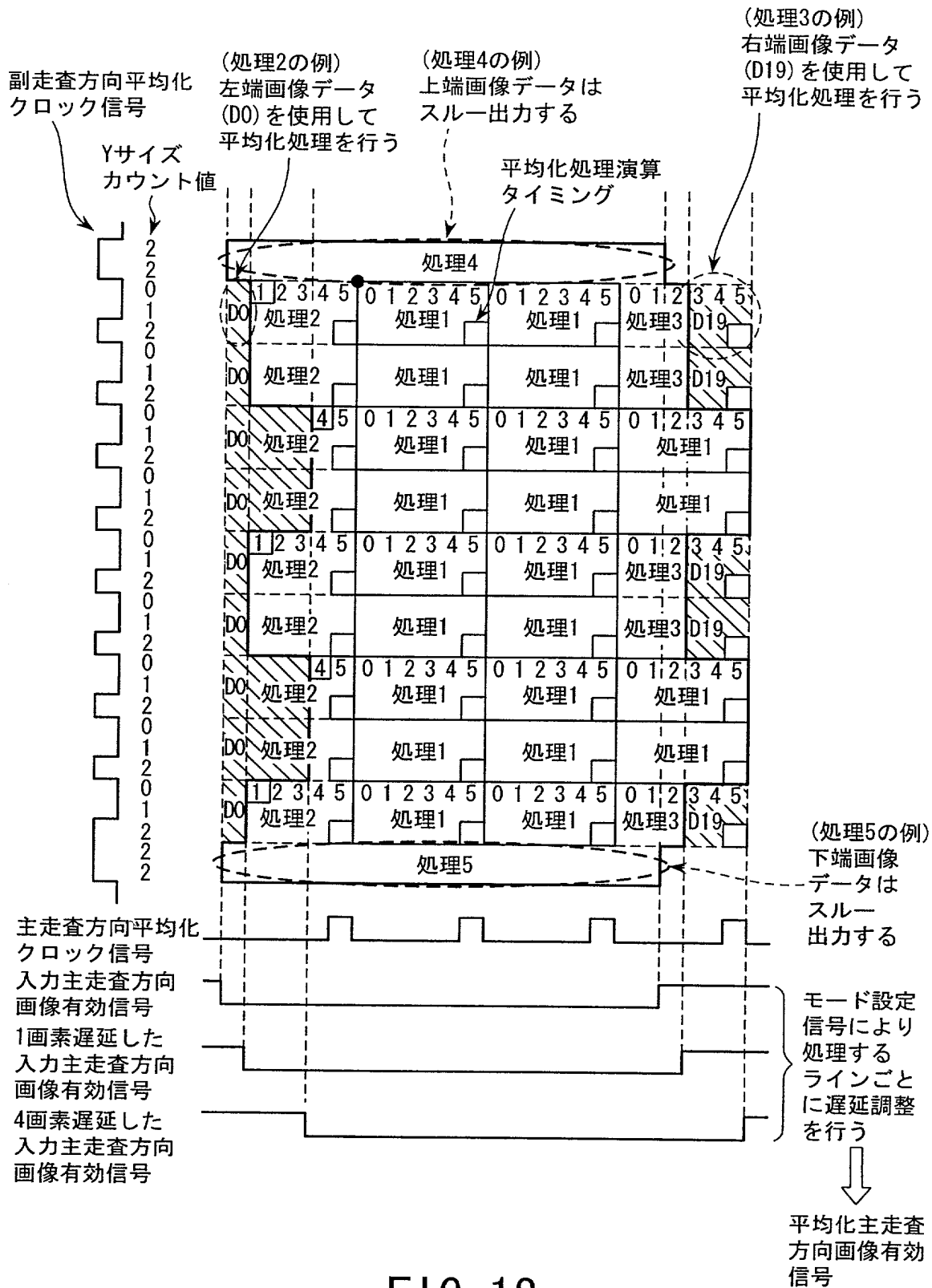


FIG. 12

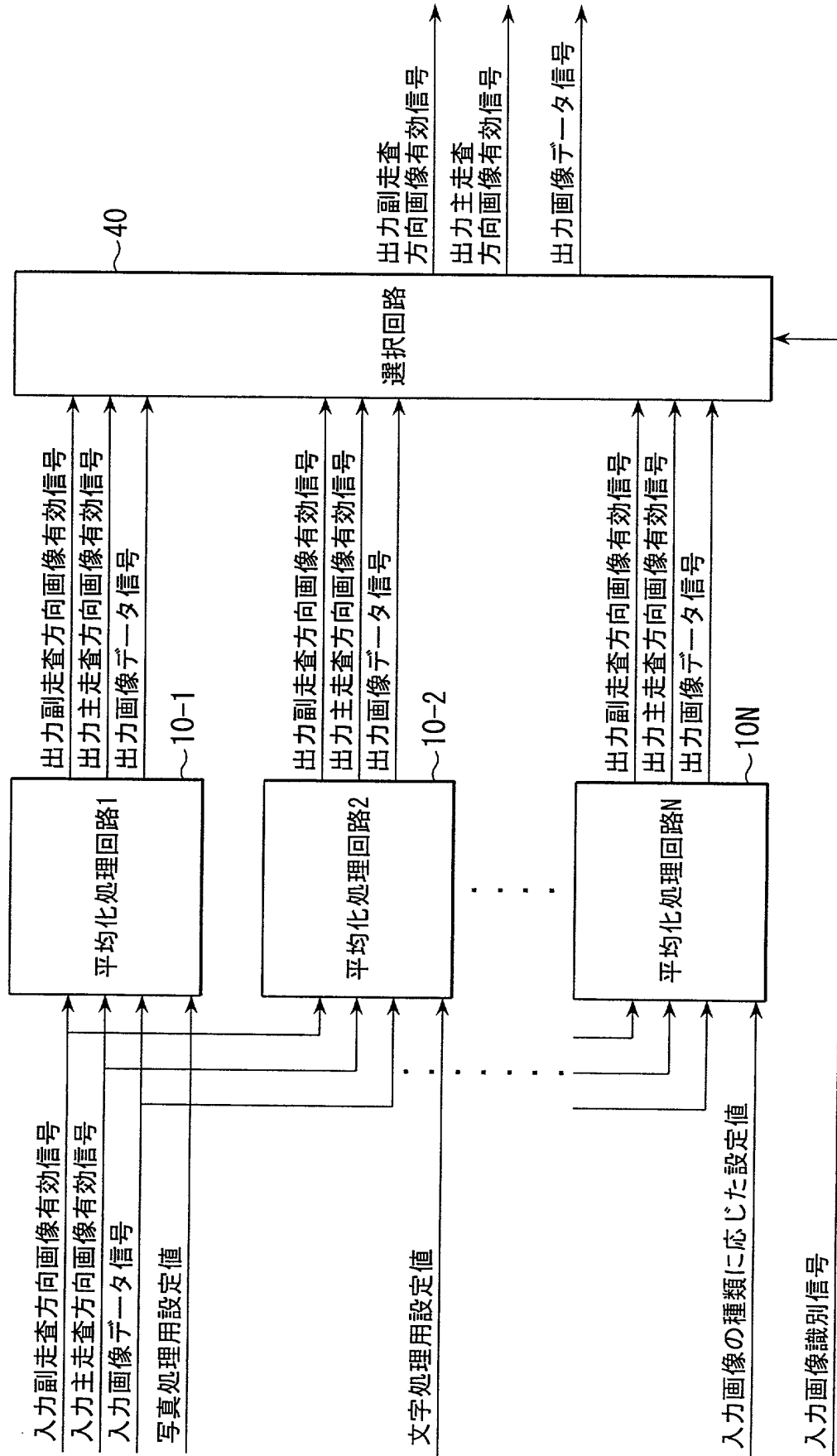
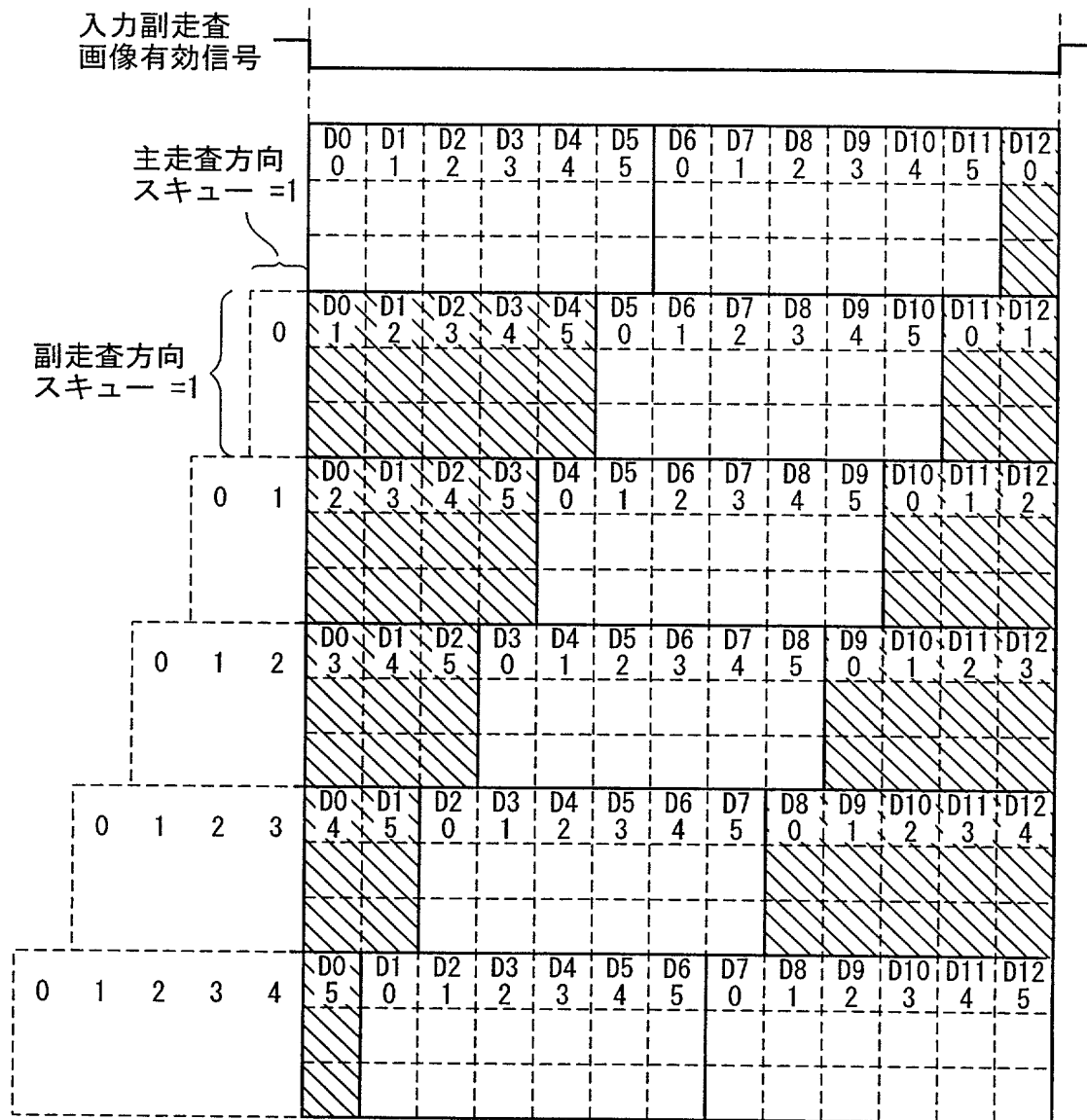


FIG. 13

この信号により画像が写真、文字など識別されている。



領域外処理(画像左端または右端を用いて平均化)



通常平均化処理

FIG. 14

10055402.012502

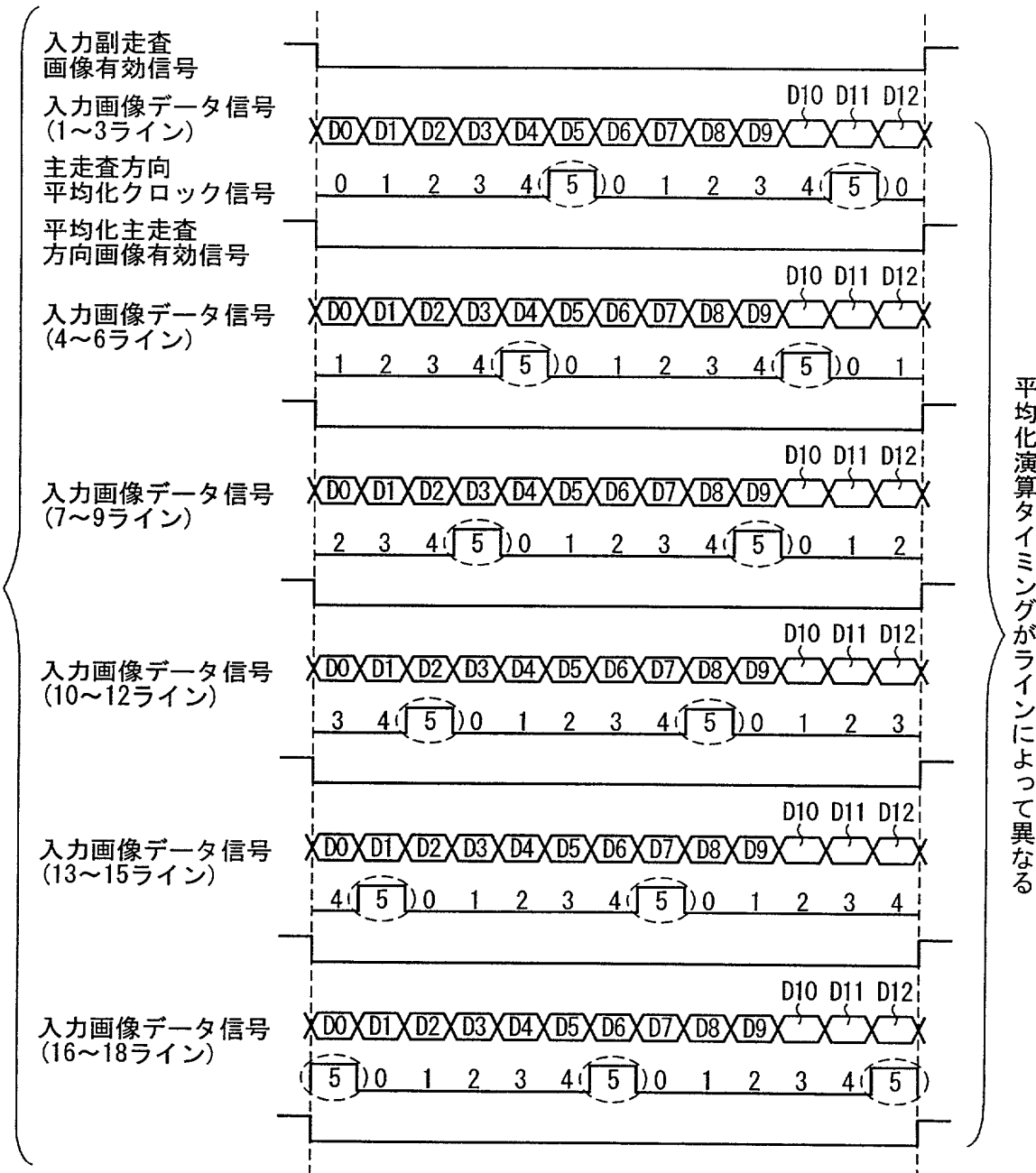
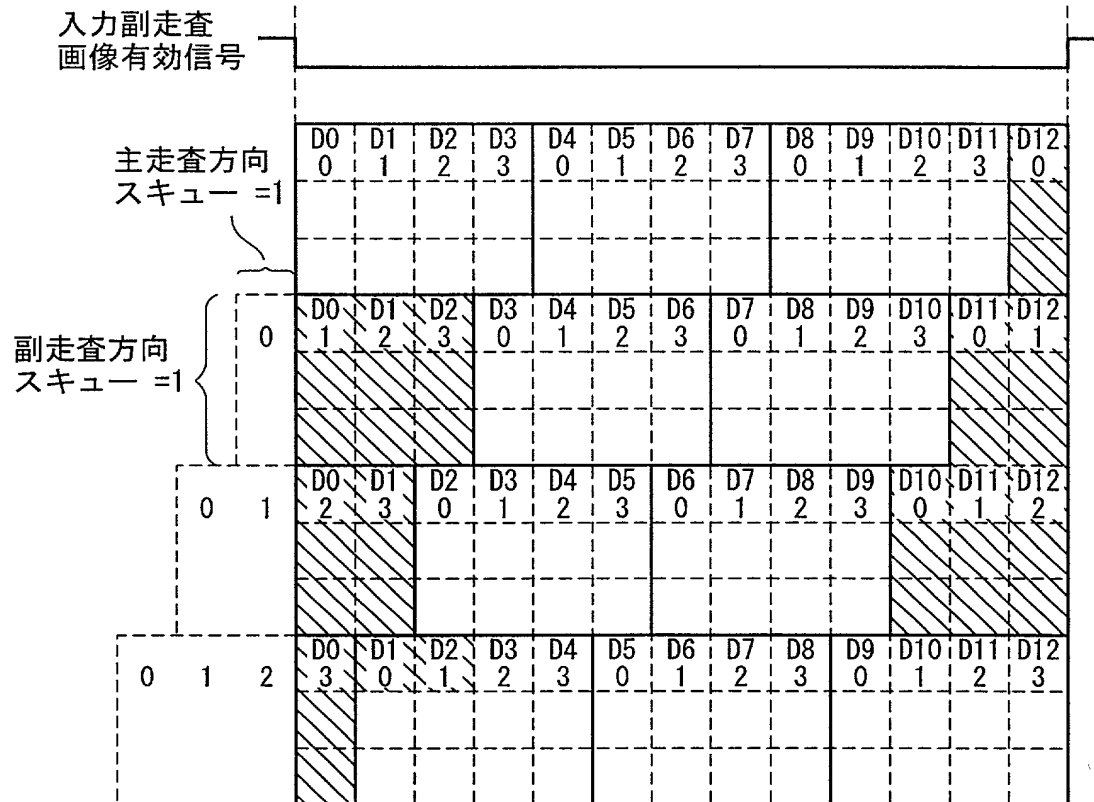


FIG. 15



領域外処理 (画像左端または右端を用いて平均化)



通常平均化処理

FIG. 16

306910 2045001

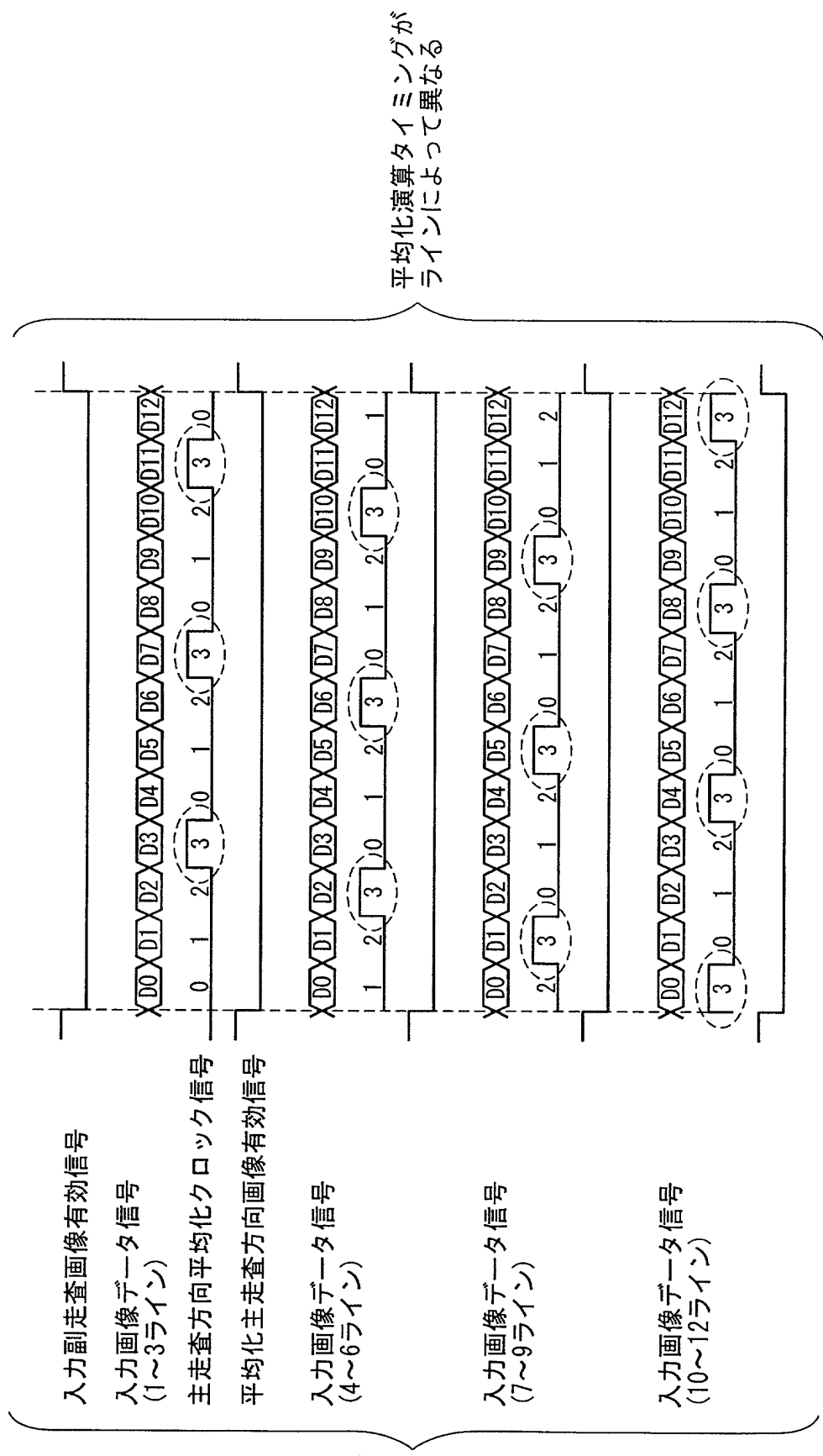
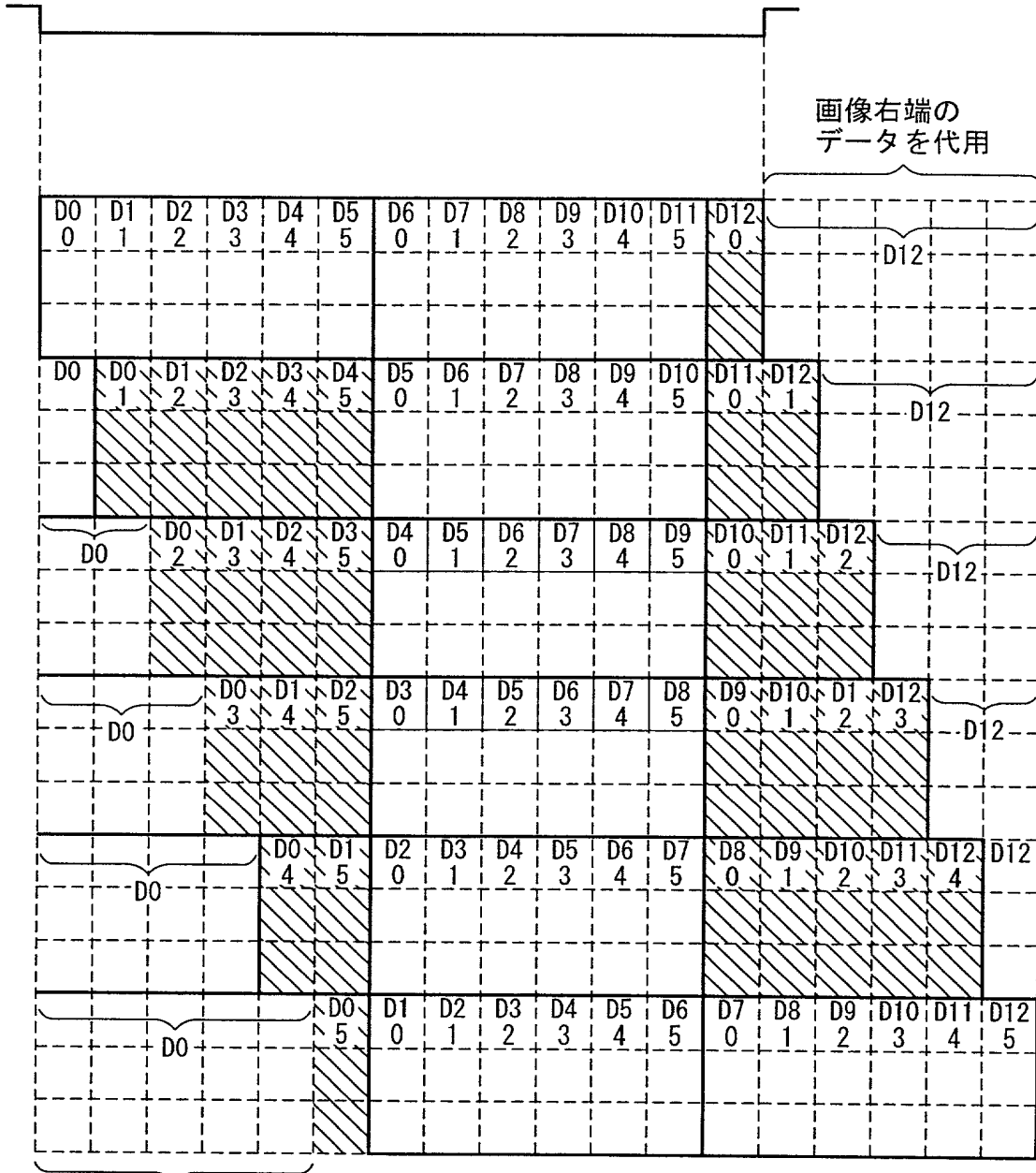


FIG. 17

入力副走査画像有効信号



画像左端のデータを代用

FIG. 18

処理するタイミングに遅延調整を行う。

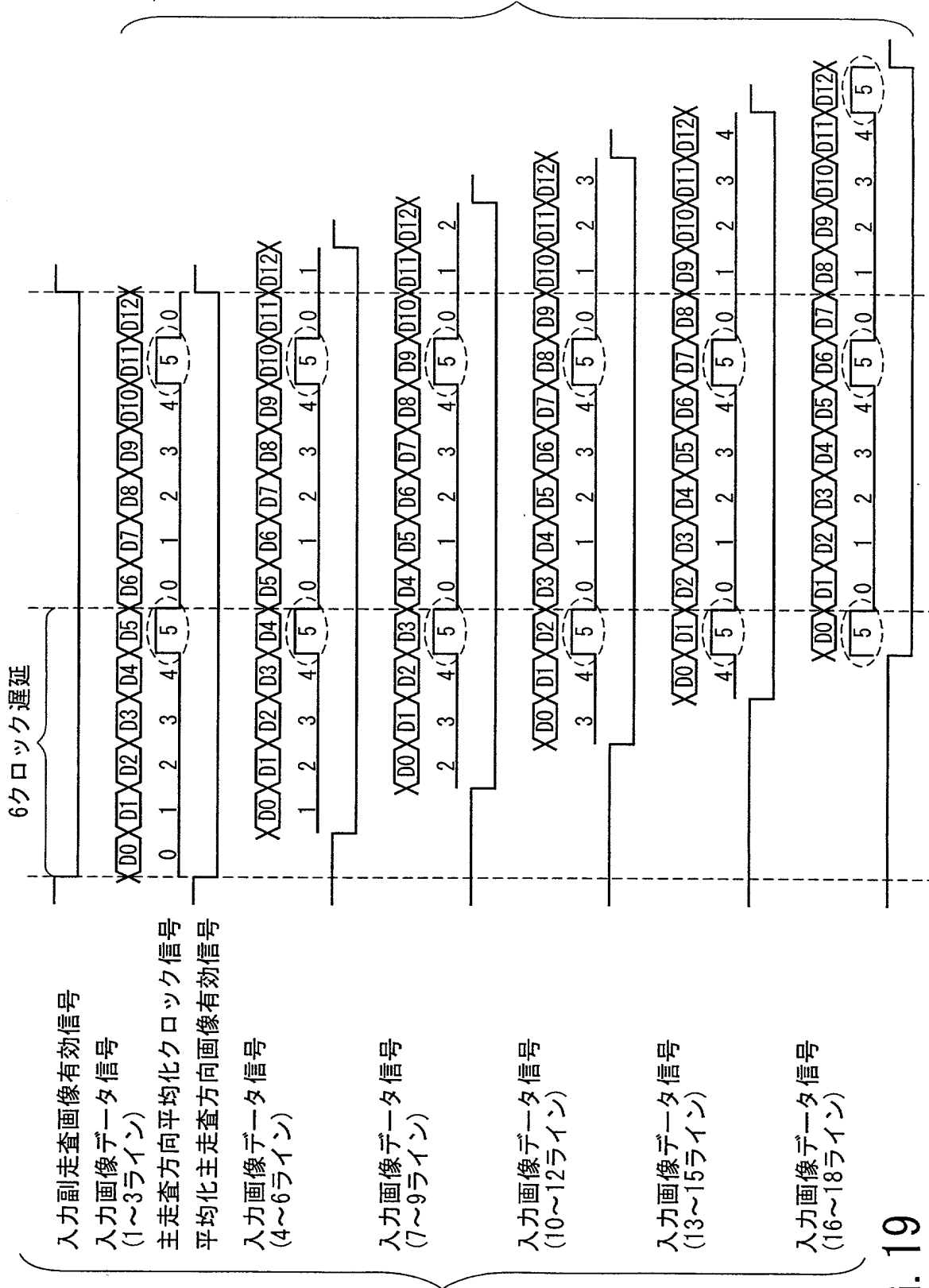


FIG. 19



入力副走査画像有効信号

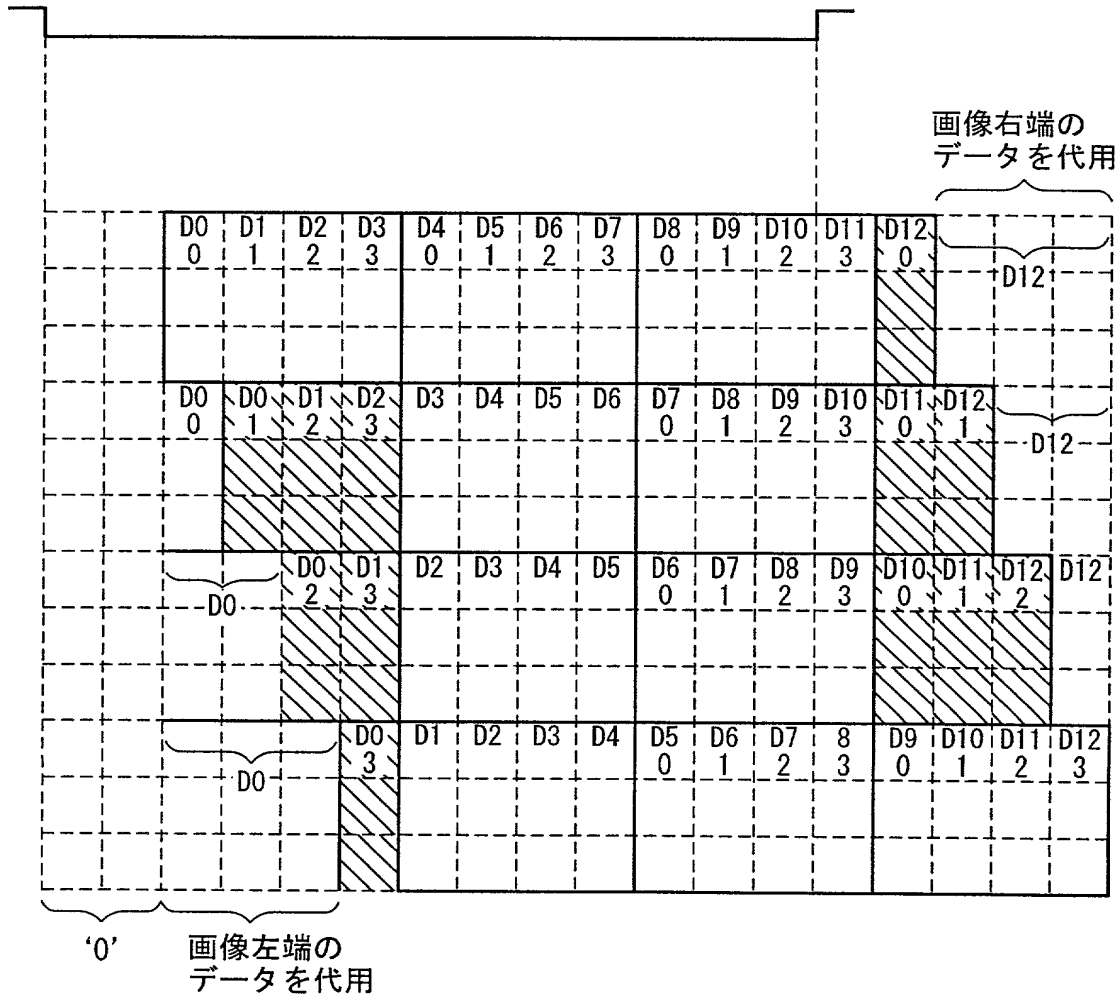


FIG. 20

処理することにより遅延調整を行う。

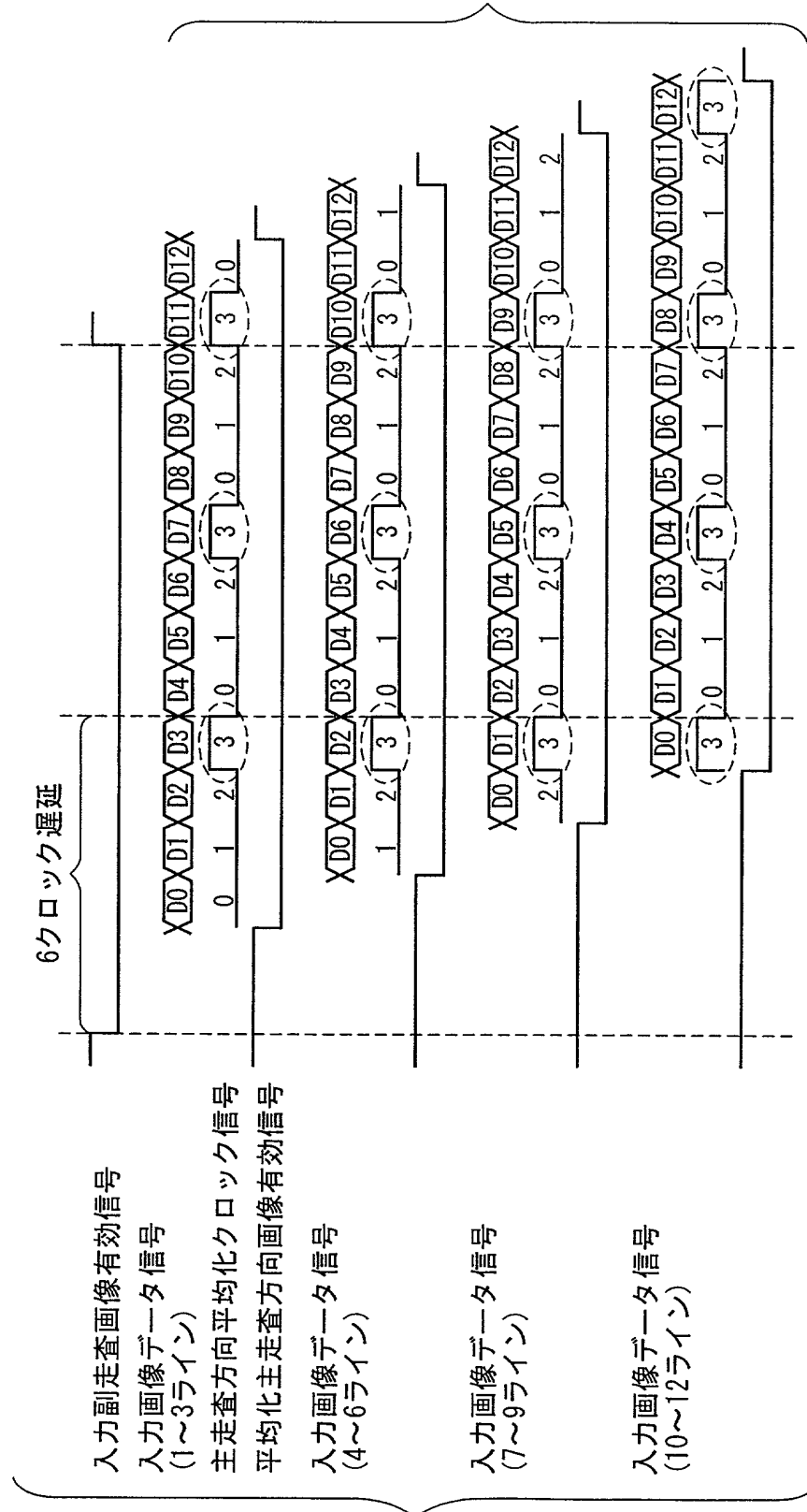


FIG. 21

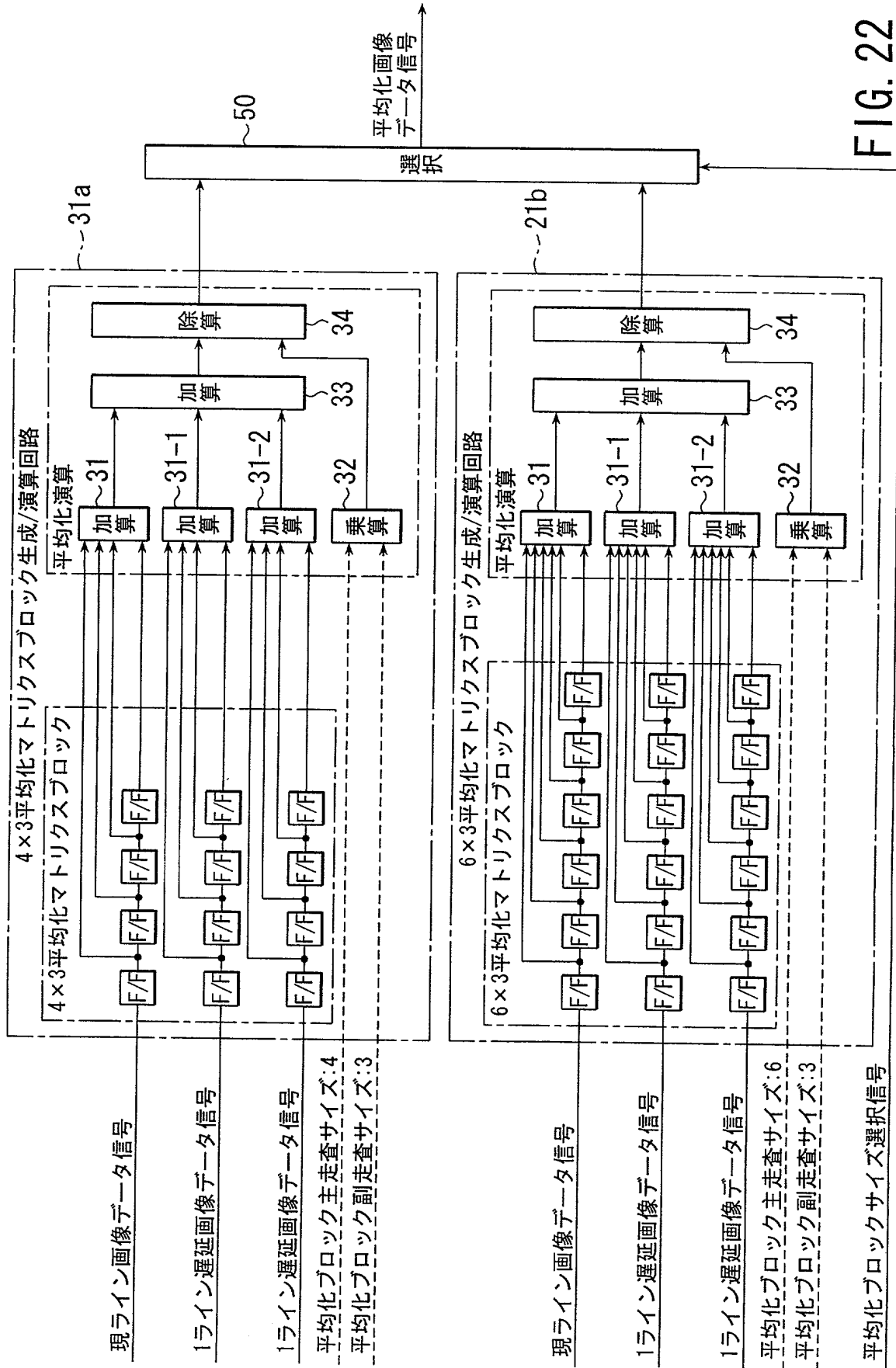


FIG. 22

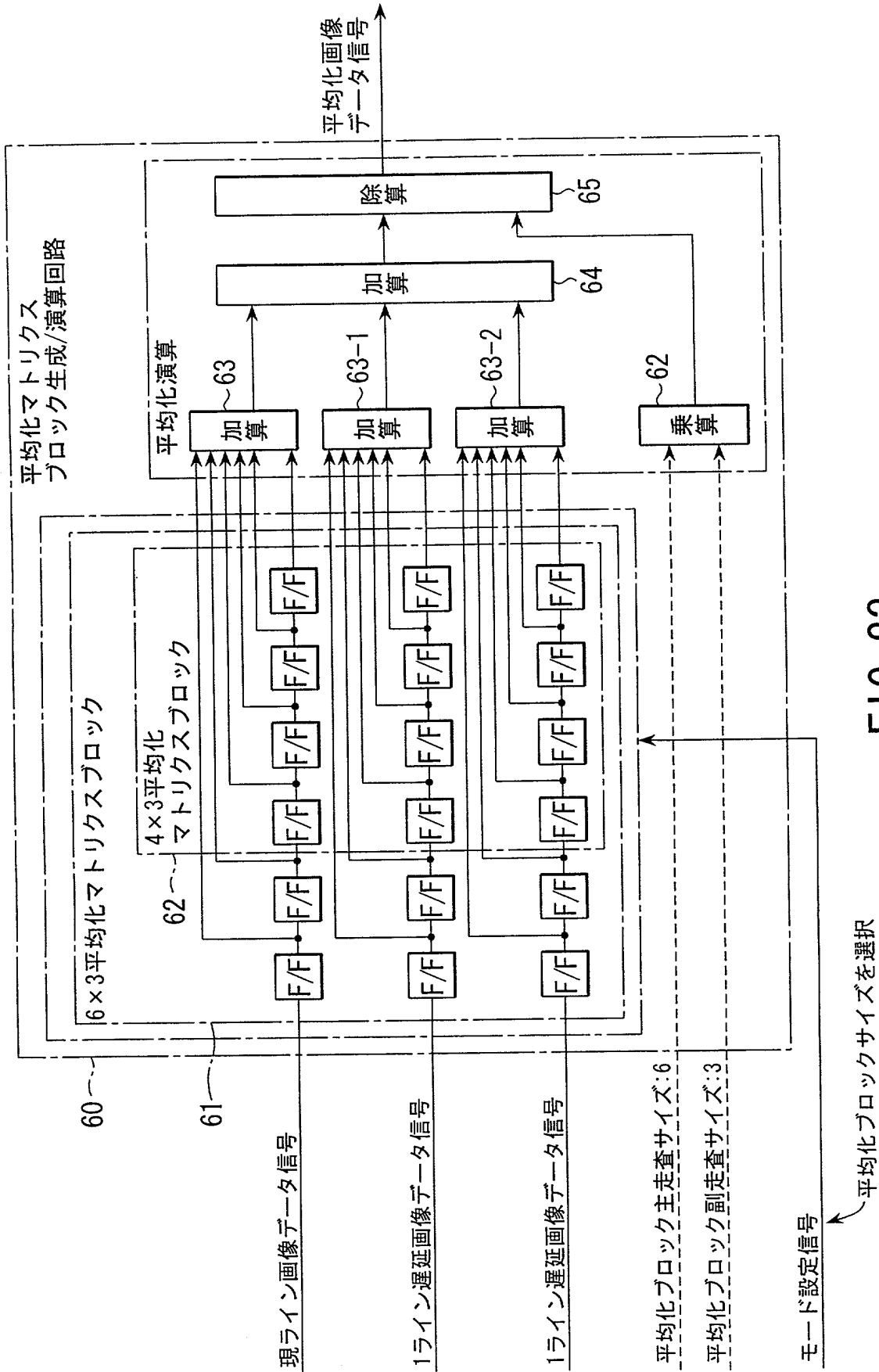


FIG. 23